

公開実用平成4-66811

⑯日本国特許庁 (JP)

⑪実用新案出願公開

⑫公開実用新案公報 (U) 平4-66811

⑬Int. Cl. 5

H 03 G 3/10
G 11 B 20/02

識別記号

庁内整理番号

D 7239-5J
B 9197-5D

⑭公開 平成4年(1992)6月12日

審査請求 未請求 請求項の数 1 (全頁)

⑮考案の名称 ミューテイング制御回路

⑯実 願 平2-108801

⑰出 願 平2(1990)10月16日

⑱考 案 者 須川 正彦 大阪府守口市京阪本通2丁目18番地 三洋電機株式会社内

⑲出 願 人 三洋電機株式会社 大阪府守口市京阪本通2丁目18番地

⑳代 理 人 弁理士 西野 卓嗣 外2名

明細書

1. 考案の名称 ミューティング制御回路

2. 実用新案登録請求の範囲

(1)複数の入力ソース信号を選択的に切り換えるためのファンクション切換回路と、前記ファンクション切換回路に対してファンクション切り換えを指示する制御信号を出力するマイクロコンピュータと、前記制御信号の状態を判別する状態判別手段と、前記状態判別手段の判別結果に応じて制御されるミューティング手段とを備えたことを特徴とするミューティング制御回路。

3. 考案の詳細な説明

(イ) 産業上の利用分野

本考案は音響機器等におけるミューティング回路に関する。

(ロ) 従来の技術

近年、オーディオコンポ等の音響機器においては音声信号や映像信号の入出力端子を多く備えるようになってきている。これはビデオテープレコーダ、テジタルオーディオテープレコーダ、衛

星放送チューナ等の機器をオーディオコンポに接続し、オーディオコンポ側において音声信号や映像信号の入出力を管理する所謂A Vセレクタとしての役割が強く求められてきているためである。

第2図は従来のオーディオコンポの一例を示す図である。

同図において、(1)はファンクション切換回路であり、コンポに接続された機器の入出力信号を切り換えるものである。ここでコンポに録音／再生機能を有する2台の機器が接続されている(図示せず)ものすると、接続された第1の機器からのオーディオ信号は前記ファンクション切換回路(1)の出力端子1(O U T 1)より出力されてコンポのアンプ部(図示せず)へと送られると共に外部出力端子1(A V - O U T 1)へ導かれる。また、接続された第2の機器からのオーディオ信号はファンクション切換回路(1)の出力端子2(O U T 2)より出力されてコンポのアンプ部(図示せず)へと送られると共に外部出力端子2(A V - O U T 2)へ導かれる。

一方、(2)はマイコンであり、該マイコン(2)は使用者がファンクション切換操作を行うことに応答して前記ファンクション切換回路(1)のファンクション切換を制御するための制御信号を制御信号出力端子(CTL1)(CTL2)(CTL3)より出力し、所望のファンクションへの切り換えを行う。尚、3つの制御信号の状態により第1表に示す組み合わせパターンでファンクション切換回路(1)のファンクションが決定される。表中、ファンクションのAV1は第1の機器を選択を示し、AV2は第2の機器の選択を示す。

第1表

ファンクション	CTL1	CTL2	CTL3
AV1	"L"	"H"	"H"
AV2	"L"	"H"	"L"

また、ファンクションの切り換えと同時にファンクション表示用の発光ダイオード(LED1)(LED2)のうち対応するファンクションを示す発光ダイオードを点灯させて使用者にファンクションの切り換えが成されたことを明示する。

次に (M1) は第1ミューティングトランジスタであり、該第1ミューティングトランジスタ (M1) は接続された第1の機器を選択した場合に、第1の機器からのオーディオ信号が外部出力端子1 (AV-OUT1) より出力されて再び第1の機器へ戻ってしまい、このとき第1の機器が録音状態または再生状態にあったならば自己録音／再生によって発振が起こるの防止するために設けられている。前述の如くファンクション切換操作によって第1の機器を選択すると、発光ダイオード (LED1) が点灯すると共に前記第1ミューティングトランジスタ (M1) はONし、外部出力端子1 (AV-OUT1) の出力信号はミュートされる。また第2ミューティングトランジスタ (M2) についても同様の役割であり、第2の機器が選択された場合に外部出力端子2 (AV-OUT2) より出力される信号をミュートする。

(P B1) (P B2) (P B3) は夫々が異なるプリント基板を示しており、図から明らかな様

に前記ファンクション切換回路（1）、マイコン（2）、ファンクション表示用の発光ダイオード（LED1）（LED2）は夫々が異なる基板上に設けられている。特にマイコン（2）はノイズの影響をさけるためにファンクション切換回路（1）より遠ざける必要があるため、このような配置がとられているものである。また、（CB1）（CB2）は前記各基板間を接続するケーブルを示すものである。

（ハ）考案が解決しようとする課題

然し乍ら、上述した従来の回路においては、ファンクション表示用の発光ダイオードを点灯するための信号を利用してミューーテイングトランジスタを制御しているため、前記信号をわざわざ別基板（ここではPB1）上に設けられた第1及び第2ミューーティングトランジスタ（M1）（M2）を制御するためにケーブル介して導く必要があった。この結果、外部出力端子の数だけミューーティング用の信号を取り出さねばならず、従って前記ケーブル（CB1）の信号ライン数が増大し

てしまうという問題がある。

(ニ) 課題を解決するための手段

上記課題に鑑み、本考案では複数の入力ソース信号を選択的に切り換えるためのファンクション切換回路と、前記ファンクション切換回路に対してファンクション切り換えを指示する制御信号を出力するマイクロコンピュータと、前記制御信号の状態を判別する状態判別手段と、前記状態判別手段の判別結果に応じて制御されるミューティング手段とを備えたミューティング制御回路を提案せんとするものである。

(ホ) 作用

上記の如く構成したので、状態判別手段がマイクロコンピュータがファンクション切換回路に対して出力した制御信号の状態を判別し、これに応じてミューティング手段を制御する。

(ヘ) 実施例

以下、図面を参照しつつ本考案の一実施例につき説明する。

第1図は本考案の回路を示す図であり、従来の

回路と同一の部分には同一の符号を付してその説明は割愛する。また、マイコン及び表示部分については従来と同様であるために図示していない。

本考案の特徴は、前記マイコン（2）の制御信号出力端子（C T L 1）（C T L 2）（C T L 3）からの信号の組み合わせに応じて前記ミュー
ティングトランジスタ（M 1）（M 2）を選択的に制御する状態判別回路（3）を設けた点にある。

該状態判別回路（3）は図示した如く、第1トランジスタ（T 1）、第2トランジスタ（T 2）、第3トランジスタ（T 3）、第4トランジスタ（T 4）、第1ダイオード（D 1）、第2ダイオード（D 2）、第1抵抗（R 1）、第2抵抗（R 2）とで構成されている。

続いて本考案回路の動作について説明する。

初めにファンクションのA V 1を選択した場合には、前記の第1表に示すようにマイコン（2）の制御信号端子（C T L 2）及び制御信号端子（C T L 3）が“H”となるから、第1トランジス

タ (T1) 及び第3トランジスタ (T3) のベース電位が高くなつて第1トランジスタ (T1) 及び第3トランジスタ (T3) がONする。然し第3トランジスタ (T3) のONによりダイオード (D1) を通じて第1トランジスタ (T1) の電位は急速に低下するので、第1トランジスタ (T1) は結局OFFとなる。これによつて第4トランジスタ (T4) がONとなり第1ミューティングトランジスタ (M1) のベースに+ B電圧が印加されてONとなるので、外部出力端子1 (AV-OUT1) へ導かれたオーディオ信号はミュートされる。

次にファンクションのAV2を選択した場合には、マイコン (2) の制御信号端子 (CTL2) が "H" で、一方、制御信号端子 (CTL3) は "L" となるため、第1トランジスタ (T1) 及び第3トランジスタ (T3) のベース電位が高くなつて第1トランジスタ (T1) 及び第3トランジスタ (T3) がONする。然しダイオード (D2) を通じて第3トランジスタ (T3) の電位は

急速に低下するので、第3トランジスタ（T3）は結局OFFとなる。これによって第2トランジスタ（T2）がONとなり第2ミューティングトランジスタ（M2）のベースに+B電圧が印加されてONとなるので、外部出力端子2（AV-OUT2）へ導かれたオーディオ信号はミュートされる。

このように、状態判別回路が制御信号の組み合わせに応じてミューティングトランジスタを制御するので、各出力信号毎にミューティングを制御するための信号を取り出す必要がなくなる。

尚、本実施例では制御信号が3つあるので、最大8通りの判別ができ、よって8つの出力信号までミューティング制御できることになる。

（ト）考案の効果

上記の如く本考案に依れば、ミューティングを制御するための信号ライン数を増大させることなくミューティング制御を行うこができる。

4. 図面の簡単な説明

第1図は本考案のミューティング制御回路を示

公開実用平成4-66811

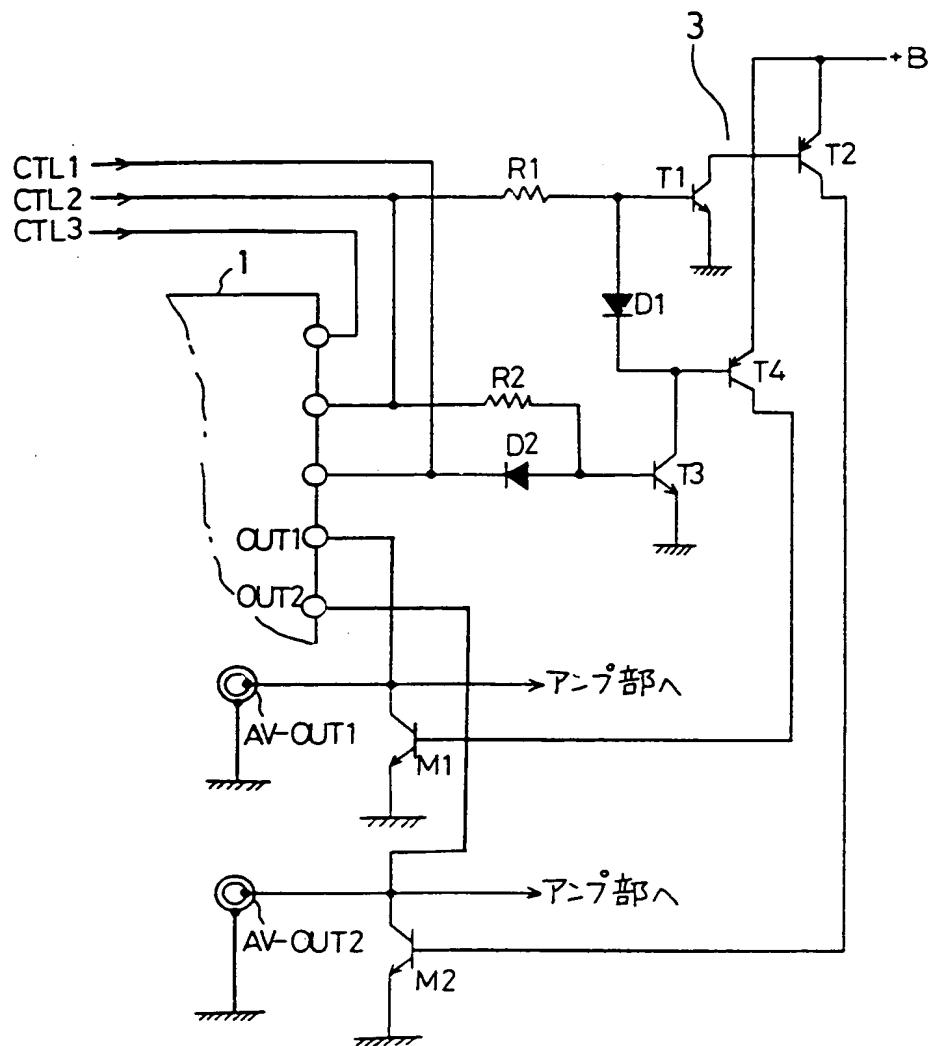
す回路図、第2図は従来のミューティング制御回路を示す回路図である。

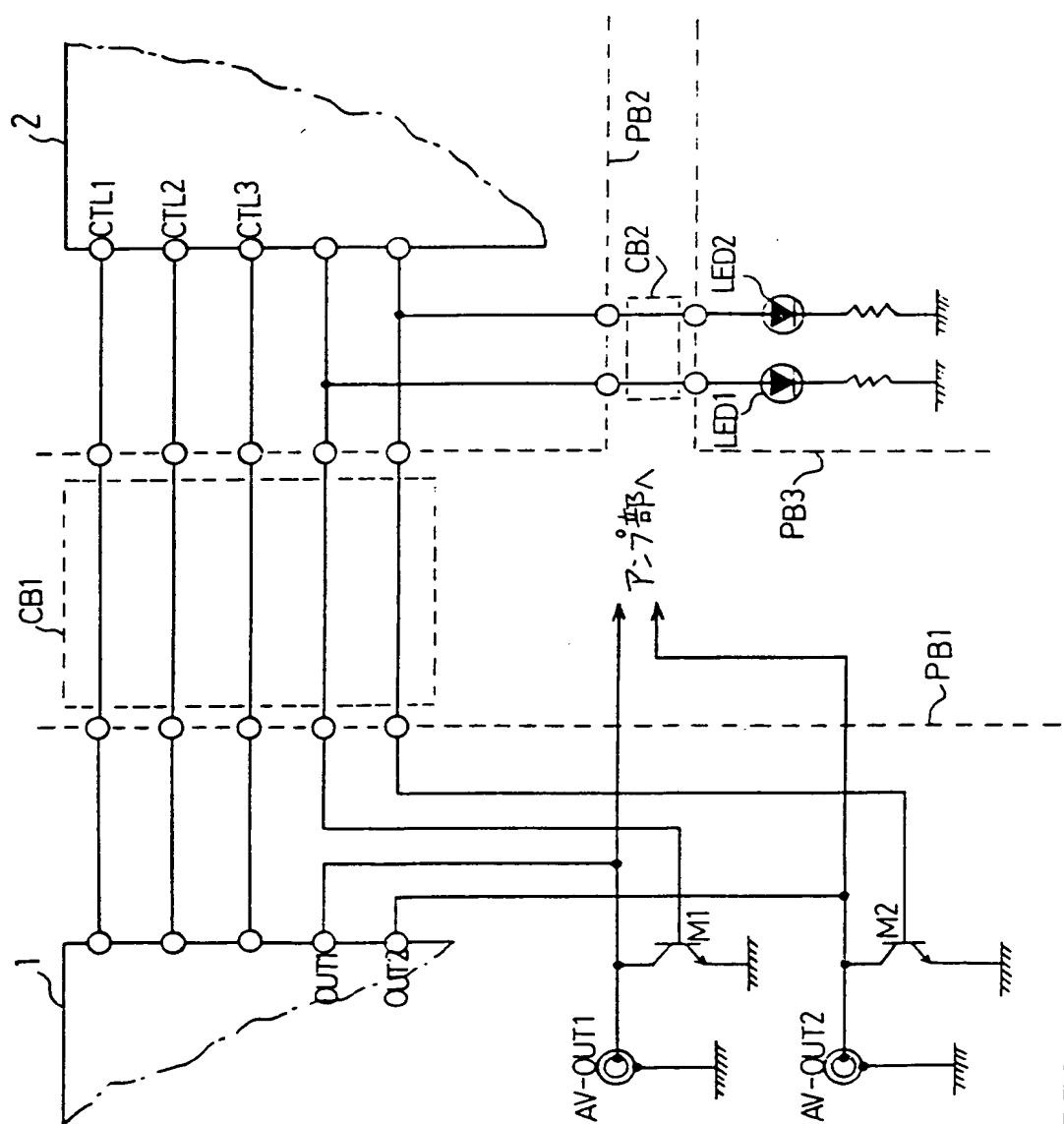
(1) …ファンクション切換回路、(2) …マイクロコンピュータ、(3) …状態判別回路、(M1) (M2) …第1及びミューティングトランジスタ。

出願人 三洋電機株式会社

代理人 弁理士 西野卓嗣(外2名)

第1図





第2図

154

実用 4-66811
出願人 三洋電機株式会社
代理人 弁理士 西野卓嗣(外2名)